

## Оценка вычислительной эффективности алгоритмов прямой свертки в нейронных сетях на центральных процессорах архитектуры ARM

*Tuesday, 21 May 2024 12:37 (12 minutes)*

Данное исследование оценивает вычислительную эффективность алгоритмов прямой свертки в нейронных сетях на центральных процессорах архитектуры ARM. Был проведен сравнительный анализ различных реализаций алгоритмов прямой свертки, оценивая их время работы. Результаты демонстрируют важность выбора оптимального алгоритма для эффективного выполнения нейросетевых вычислений на устройствах с архитектурой ARM.

**Primary author:** LEVIN, Leonid (MIPT)

**Co-author:** Ms LIMONOVA, Elena (Smart Engines Service LLC)

**Presenter:** LEVIN, Leonid (MIPT)

**Session Classification:** 21 Computer & Data Science

**Track Classification:** Computer & Data Science